

**NB : tout dossier incomplet à la date de fermeture des candidatures sera déclaré irrecevable.
Nous conseillons donc - considérant le grand nombre de candidatures à traiter - de ne pas attendre les
derniers jours pour déposer votre dossier, afin de permettre son complément si besoin**

Poste(s) à pourvoir

Collège/Institut/Ecole de rattachement : **IUT de Bordeaux**

Unité de formation : **Département Génie Électrique et Informatique Industrielle**

Localisation géographique du poste : **Site de Gradignan, 15 rue de Naudet, 33175 Gradignan**

Section(s) CNU de publication : **61- 63**

Intitulé du profil : **Électronique**

Job profile : **Electronics**

Durée du contrat proposé : **12 mois**

Volume Horaire enseignement : **192 HeTD**

Date du contrat : **01/09/2026-31/08/2027**

Rémunération proposée : **INM 446** soit une rémunération mensuelle brute de **2195 €**

Profil enseignement

Filières de formation concernées : BUT GEII

Matières enseignées : Électronique, Électrotechnique, Informatique Industrielle, Automatismes

Objectifs pédagogiques :

Le profil d'enseignement recherché est celui d'un.e électronicien.ne à spectre large maîtrisant les aspects analogiques, numériques et électrotechniques. Une spécialisation en électrotechnique/énergie **ou** en système embarqué/automatisme est recherchée.

Le/La candidat.e recruté.e devra s'investir dans les enseignements de Travaux Dirigés et Travaux Pratiques d'électronique de B.U.T. 1A et 2A et dans l'encadrement de projets pluridisciplinaires (Situations d'apprentissage et d'évaluation).

Sa vision des enseignements théoriques et pratiques du génie électrique (au sens large) lui permettra de s'intégrer facilement dans l'offre de formation du département.

Profil recherche

Structure de recherche d'accueil : Laboratoire d'Intégration du Matériau au Système (IMS)

Département de rattachement : Département Sciences de l'Ingénierie et du Numérique (SIN)

Nom du directeur de la structure : Cristell Maneux

Mots-clés (laboratoire) : Conception de circuits intégrés analogiques, fiabilité des composants et systèmes, optoélectronique, automatique, capteur, électronique organique, bioélectronique.

Mots-clés (projet de recherche) : EEA

Résumé du projet de recherche :

Fort d'une expérience reconnue sur un continuum de thèmes de recherche allant des matériaux pour l'électronique aux systèmes automatique en passant par la conception de circuits et l'étude de leur fiabilité, le Laboratoire IMS (UMR CNRS 5218) souhaite recruter un ATER pour renforcer ses activités. L'IMS développe un ensemble cohérent de travaux de recherche allant du développement de technologies alternatives à la filière silicium pour l'élaboration de dispositifs électroniques innovants jusqu'à l'ingénierie des systèmes hétérogènes. La/Le candidat.e recruté.e aura un profil lui permettant de se livrer à des expériences scientifiques et devra s'intégrer dans une des priorités scientifiques du laboratoire, à savoir :

- Modélisation et mise en forme de matériaux pour l'élaboration de composants et microsystèmes.
- Modélisation, conception, intégration et analyse de fiabilité des composants, circuits et assemblages.
- Ingénierie humaine et interactions avec le « vivant ».

Ses activités de recherche s'appuieront sur les moyens et équipements des plateformes de l'IMS et du savoir-faire des chercheurs et enseignants-chercheurs pour renforcer les compétences existantes au sein du laboratoire.

Contacts

Rédacteur du profil : Timothée Levi

Contact pédagogique (nom et coordonnées) :

Timothée Levi, timothee.levi@u-bordeaux.fr

Tel : 06.48.87.42.52

Contact recherche (nom et coordonnées) :

Cristell Maneux, cristell.maneux@ims-bordeaux.fr

Tel : 05.40.00.65.41

Procédure de recrutement

ETAPE n°1 :

Vous devez **enregistrer** votre candidature pour le poste qui vous intéresse sur le site du ministère de l'enseignement supérieur et de la recherche via le module **ALTAIR** du portail **GALAXIE**.

ENREGISTREMENT CANDIDATURE :

[Accès application ALTAIR](#)

<https://galaxie.enseignementsup-recherche.gouv.fr/antares/can/astree/index.jsp>

Délai d'enregistrement :

du **mardi 24 mars 2026 à 10 heures** (heure de Paris) au **jeudi 23 avril 2026 à 16 heures** (heure de Paris)

ETAPE n°2 :

Vous devez **impérativement** déposer votre dossier de candidature sur l'application **AGDOR**, **au plus tard le jeudi 23 avril 2026 à 16h** (heure de Paris) :

DÉPOT du DOSSIER DE CANDIDATURE

[Accès application AGDOR](#)

<https://www.iut.u-bordeaux.fr/agdor>

- *La structure affectataire de cet emploi est l'IUT de Bordeaux*
- *Dans le menu déroulant, le libellé de ce poste est « **ATER_0103** »*
- *Pour revenir sur l'écran d'accueil (où sont listées toutes les structures affectataires d'emplois ATER, dont l'IUT de Bordeaux, cliquer sur le bouton ♦ [Retour à la page d'accueil](#) situé en bas à gauche de votre écran*

Aucun dossier transmis par mail ne sera accepté

Aucun dossier ne sera accepté après la date de clôture des inscriptions, fixée au jeudi 23 avril 2026 (le courriel de confirmation de dépôt dans l'application faisant foi).

**Tout dossier déposé hors délai ou tout dossier incomplet à la date limite susmentionnée
SERA DÉCLARÉ IRRECEVABLE.**